EUROPEAN PATENT OFFICE

C113282K

Patent Abstracts of Japan

PUBLICATION NUMBER

01068938

PUBLICATION DATE

15-03-89

APPLICATION DATE

09-09-87

APPLICATION NUMBER

62225737

APPLICANT: NEC KYUSHU LTD;

INVENTOR:

YASUTÄKE HIROYUKI;

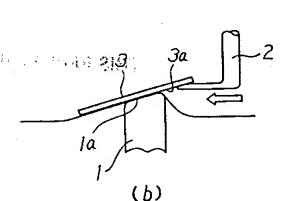
INT.CL.

H01L 21/66 H01L 21/68

TITLE

REMOVAL OF DEFECTIVE

SEMICONDUCTOR ELEMENT



ABSTRACT:

PURPOSE: To release a defective pellet from an electron sheet easily, by pushing up a part close to the edge of the defective pellet, chucking the rear surface of the detective pellet by means of a sucking nozzle, and lifting up the pellet.

CONSTITUTION: An upper end surface 1a of a pushing-up pin 1 is cut in a slant shape. The slanted upper end surface 1a of said pushing-up pin 1 is pushed to the rear surface of a defective pellet 3 through an electron sheet 4. The defective pellet 3 is pushed up in a slant attitude with said pushing-up pin 1. An inserting space S for a sucking nozzle 2 is secured between a part of a rear surface 3a of the defective pellet 3 and the electron sheet 4. Then, the sucking nozzle 2 is inserted into the inserting space S between the rear surface 3a of the defective pellet 3 and the electron sheet 4. A part of the rear surface 3a of the defective pellet 3 is chucked with said sucking nozzle 2. With the sucking nozzle 2 being attached to a part of the rear surface 3a of the defective pellet 3, the sucking nozzle 2 is lifted up to the slant upper part. Thus, the defective pellet 3 is released and removed from the electron sheet 4.

COPYRIGHT: (C)1989,JPO&Japio

BNSDOCID: <JP_401068938A AJ >

THIS PAGE BLANK (USPTO)

⑩ 日本国特許庁(JP)

(1)特許出願公開

四公開特許公報(A)

昭64-68938

@Int.Cl.4

H 01 L 21/66 21/68 識別記号

庁内整理番号

◎公開 昭和64年(1989) 3月15日

A-6851-5F E-7454-5F

審査請求 未請求 発明の数 1 (全3頁)

不良半導体素子の除去方法

②特 願 昭62-225737

20出 願 昭62(1987)9月9日

⑰発 明 者 安 武

浩 之

熊本県熊本市八幡町100番地 九州日本電気株式会社内

九州日本電気株式会社 熊本県熊本市八幡町100番地

创出 願 人 九州日本電気株式会社创代 理 人 弁理士 菅 野 中

明 無 1

1.発明の名称

不良半導体素子の除去方法

2.特許請求の範囲

(1) 返面がエレクトロンシートに貼り付けられた 不良半導体者子を該エレクトロンシートから剥離 除去する不良半導体者子の除去方法において、前 記不良半導体者子を傾斜姿勢で突上げ、該者子の 裏面一部を吸着ノズルによりチャッキングして該 者子を前記エレクトロンシートから剥離除去する ことを特徴とする不良半導体者子の除去方法。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は不良の半導体素子 (以下、ペレットという)、特に大型の不良ペレットを除去する方法 に関する。

〔従来の技術〕

従来、この種の不良ペレット除去方法は第3図 に示すように不良ペレット3の中心部を突上げピ ン1により突上げ、吸着ノズル2により不良ペレ ット3の表面をチャッキングしてこれを引き上げて放去していた。4はエレクトロンシートである。 (発明が解決しようとする問題点)

上述した従来の不良ペレット除去方法は、不可 ペレット3の中心部を突上げ、吸着ノズル2で不 良ペレット3の表面をチャッキングして除去レク いるが、しかし、ペレットの大型化に伴いエレク トロンシート4との接触面積が増大して不良に ット3をエレクトロンシート4からの吸引力だけ では完全に不良ペレット3をエレクトロンシート 4からはがすことが困難になってくるという欠点 がある。

本発明の目的は前記問題点を解消した不良ペレットの除去方法を提供することにある。

(発明の従来技術に対する相違点)

上述した従来の不良ペレット除去方法に対して 本発明は不良ペレットQQ 即分を突上げ、不良ペレット及面を吸着ノズルによりチャッキングして 引き上げて除去するという相違点を有する。

特開昭64-68938 (2)

(問題点を解決するための手段)

本発明は裏面がエレクトロンシートに貼り付けられた不良半導体業子を該エレクトロンシートから剥離除去する不良半導体業子の除去方法において、前配不良半導体業子を傾斜姿勢で突上げ、該業子の裏面一部を吸着ノズルによりチャッキングして該業子を前記エレクトロンシートから剥離除去することを特徴とする不良半導体業子の除去方法である。

(実施例)

以下、本発明の一実施例を図により説明する。 図に示すように、図示しない良品ペレット及び 不良ペレット3はその裏面がエレクトロンシート 4に貼り付けられ、不良ペレット3はエレクトロ ンシート4から刺離除去する必要がある。

第1図(W), (b)、第2図(W)に示すように、本発明は上端面1aを斜めに切欠いた突上げピン1を用い、 該突上げピン1の傾斜上端面1aをエレクトロンシ ート4を介して不良ペレット3の裏面に押し当て、 該突上げピン1により不良ペレット3を傾斜姿勢

以上説明したように本発明は不良ペレットの編 辺に近い部分を突上げることによって、また不良 ペレット裏面を吸着ノズルでチャッキングして引 き上げることにより、吸着ノズルの吸引力に引き 上げる力が加わり、不良ペレットをエレクトロン シートから容易に利がすことができる効果を有す る。

4. 図面の簡単な説明、

第1図(a)は本発明の実施例における一工程を示す正面図、第1図(b)は開側面図、第2図(a)、(b)、(c)は本発明の一类施例を工程類に示す図、第3図は従来の工程を示す正面図である。

1…突上げピン

2 … 感費 ノズル

3…不良ペレット

. 4…エレクトロンシート

特許出版人 九州日本電気株式会社

代理人 弁理士 菅野



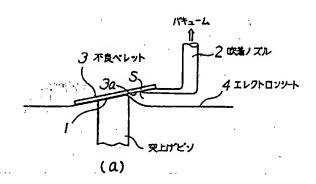
で突上げ、不良ペレット3の裏面3a一部とエレクトロンシート4との間に吸着ノズル2の挿入空間 Sを確保する。

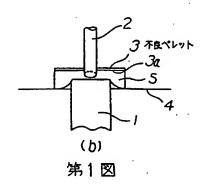
次に、第2回(b)に示すように、前記挿入空間 S に通して吸着ノズル2を不良ペレット3の返回3a とエレクトロンシート4 との間に挿入し、弦吸着 ノズル2により不良ペレット3の返面3a — 部をチャッキングする。

そして、第2回にに示すように、吸着ノズル2 を不良ペレット3の裏面3a一部に吸着させたまま、 該吸着ノズル2を欠印で示すように斜め上方に向 けて引き上げ、不良ペレット3をエレクトロンシ ート4より刹龍協去する。

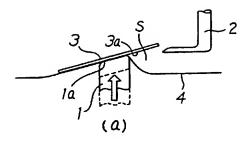
本発明によれば、不良ペレット3を傾斜姿勢で 突上げては不良ペレット3の周線にエレクトロン シート4からの剥がれ部分を強制的に形成し、そ の後吸着ノズルでチャッキングして不良ペレット 3を剥離させるため、不良ペレットの剥離に要す る力を低下させることとなる。

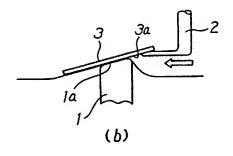
〔発明の効果〕



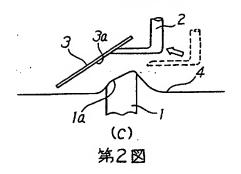


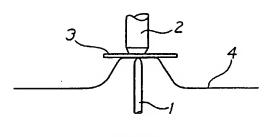
特開昭64-68938(3)





第2図





第3図

THIS PAGE BLANK (USPTO)